№ غ ∞ ¥

ḱ	EDA / EDA	48 16	6	Ī Δ CPLD ع FPGA ʎ ع ≠ VHDL ȣ ۱ ۿ ḱ	ﷺ	Ḥ

~ ȣ / ą ǐ ~ ǐ ȣ ~ ȥ

~ ȣ 48 16 6 Ī ⇔ ۿ ḱ C ƀ

C ∧ ∪ PLC ∧ ï